#### \* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

1.This document has been translated by computer. So the translation may not reflect the original precisely. 2.\*\*\*\* shows the word which can not be translated. 3.In the drawings, any words are not translated.

### CLAIMS

### [Claim(s)]

[Claim 1] The record-medium regenerative apparatus which carries out [ having a data-storage means store the data of an order predetermined period from the criteria location which starts a playback directions means perform the directions input of the direction and the rate which carries out scratch playback of the record medium, and the scratch playback read from the record medium, and a scratch playback means read the data of said data-storage means according to the directions input of said playback directions means, and reproduce, and J sate description. [Claim 2] It is the record-medium regenerative apparatus which said playback directions means is a jog dial in a record-medium regenerative apparatus according to claim 1, and is characterized by carrying outguistable [of the direction and rate of data read-out from said data storage means ] according to the direction and rate of rotation of said jog dial.

[Claim 3] The record-medium regenerative apparatus characterized by having a criteria location amendment means to amend the criteria location which starts said scratch playback according to the rotation which the jog dial rotated to hard flow in a record-medium regenerative apparatus according to claim 2 at the rotation which said jog dial rotated to the one direction, and a degree.

[Claim 4] The record-medium regenerative apparatus characterized by having a setting modification means to change the rotational-speed pair playback speed of said jog dial, in a record-medium regenerative apparatus according to claim 2

[Claim 5] The record-medium regenerative apparatus characterized by having a deformation scratch setting means to perform a setup which outputs a playback sound among rotations of the clockwise rotation of said jog dial, and a counterclockwise rotation only at the time of rotation of an one direction, and carries out [ sound / playback ] mute in a record-medium regenerative apparatus according to claim 2 at the time of rotation of the other directions.

[Translation done.]

### \* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

- 1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

### DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Field of the Invention] Especially this invention relates to the record-medium regenerative apparatus which performs special playback of a record medium about a record-medium regenerative apparatus.

[0002

[Description of the Prior Art] When performing music conventionally, rendition called the scratch which used the record board and a record player is known. In the field of for example, dance music, this scratch rendition controls rotation of the record board which the player currently called the D.J. (DJ) rotates on a turntable by hand, and performs dance music etc.

[0003] DJ etc. performs scratch rendition by repeating actuation of rotating the several cm record board in the direction of inverse rotation, where a reproducing stylus is carried, rotating a forward hand of cut continuously, and making it rotate in the direction of inverse rotation several times. When the record board carries out inverse rotation of the sound reproduced by this scratch rendition, it is a short phrase in case the sound and the record board by which a reproducing stylus is generated in a sound track when the playback direction traces to hard low carry out forward rotation and are returned. A peculiar rhythm is generated by repeating this sound and the combination of a short phrase several times. The rhythm generated by this scratch serves as an important element indispensable to a part of dance music.

[0004]

[Problem(s) to be Solved by the Invention] Conventionally, DJ etc. is performing scratch rendition using the record board of an analog. The scratch sound obtained by this scratch rendition can be obtained by reproducing making the forward direction and hard flow rotate the record board of an analog continuously at a high speed or a low speed in the specific range, in case the music currently recorded on the record board of an analog is played. Also in record media, such as a compact disk (CD) with which digital music data are memorized, to obtain a scratch sound is strongly desired like this:

[0005] However, in order to obtain a scratch sound, like the record board of an analog, the equipment which plays the conventional CD could not perform actuation continuously rotated at a high speed or a low speed to the forward direction and hard flow, and could not generate a scratch sound to them, but the trouble that the scratch effectiveness could not be acquired was in them.

[0006] This invention was made in view of the above-mentioned point, can generate the scratch sound which was being generated using the record board of an analog using the record medium with which it was stored in digital music data, and aims at offering the record-medium regenerative apparatus which can perform scratch rendition.

[Means for Solving the Problem] Invention according to claim 1 has a data-storage means store the data of an order predetermined period from the criteria location which starts a playback directions means perform the directions input of the direction and the rate which carries out scratch playback of the record medium, and the scratch playback read from the record medium, and a scratch playback means reads the data of said data-storage means and reproduce according to the directions input of said playback directions means.

[0008] Thus, scratch playback is attained using the record medium with which digital music data were stored by reproducing the data which stored the data of Saki and Ushiro of a criteria location read from the record medium, and were stored according to the directions input of a direction and a rate.

[0009] In a record-medium regenerative apparatus according to claim 1, said playback directions means is a jog dial, and invention according to claim 2 carries out adjustable [ of the direction and rate of data read-out from said data storage means ] according to the direction and rate of rotation of said jog dial.

[0010] Thus, scratch playback is attained by the same actuation as an analog player by carrying out adjustable [ of the direction of rotation of a jog dial, the direction of the scratch playback from a rate, and the rate ].

[0011] Invention according to claim 3 has a criteria location amendment means to amend the criteria location which starts said scratch playback according to the rotation which said jog dial rotated to the one direction, and the rotation which the jog dial rotated to hard flow next, in a record-medium regenerative apparatus according to claim 2.

[0012] Thus, when a jog dial amends a criteria location according to the rotation rotated to the one direction, and the rotation rotated to hard flow next. It can prevent that the criteria location of playback initiation shifts in case scratch playback is repeated, and a playback initiation sound shifts from a desired sound.

[0013] Invention according to claim 4 has a setting modification means to change the rotational-speed pair playback speed of said jog dial, in a record-medium regenerative apparatus according to claim 2.

[0014] Thus, a scratch performance can be performed in a desired musical interval and the desired playback range by setting up a desired rotational-speed pair playback speed simply by changing the rotational-speed pair playback speed

of a jog dial.

[0015] In a record-medium regenerative apparatus according to claim 2, invention according to claim 5 outputs a playback sound among rotations of the clockwise rotation of said jog dial, and a counterclockwise rotation only at the time of rotation of an one direction, and has a deformation scratch setting means to perform a setup which carries out [sound / playback] mute at the time of rotation of the other directions.

[0016] Thus, a playback sound is outputted only at the time of rotation of the one direction of a jog dial, and a deformation scratch performance can be easily performed by performing a setup which carries out [ sound / playback ] mute at the time of rotation of the other directions.

[Embodiment of the Invention] Drawing 1 shows the block block diagram of one example of the record-medium regenerative apparatus of this invention, CD playback section 10 carries out the rotation drive of the CD (compact disk) which is a record medium with the reproduction speed twice the rate of usual among this drawing. The 2X regenerative signal reproduced from pickup of CD playback section 10 is supplied to DSP for CD playback in CD playback section 10 (digital signal processor) through an RF amplifier. Here Signal processing, such as an EFM (eight two FO teens modulation) recovery and decoding of CIRC (cross interleave Lead Solomon Cord), is performed. [0018] Moreover, a sub-code is separated from a regenerative signal and decoding of a sub-code is performed. Subcode data are stored in RAM in the Maine microcomputer 12 according to the counter signal from the Maine microcomputer (it abbreviates to the "Maine microcomputer" henceforth.) 12. Moreover, the audio data by which signal processing was carried out by DSP for CD playback are supplied to DSP14 for a data maintenance. [0019] DRAM (dynamic RAM)16 for storing audio data is connected to DSP14, and DSP14 has the role of a memory controller. DRAM16 can store the audio data sent, for example for about 10 seconds. The antishock function for protection when skipping arises by a defect etc., Moreover, the seamless loop-formation function for repeating for the quick-start function for \*\*\*\*(ing) desired music in an instant, and two predetermined points, and reproducing It is used in order to realize the function to perform scratch processing, the function, in which Il Tempo of music carries out adjustable, the brake function which slows down reproduction speed gradually and stops music.

[0020] DSP14 reads audio data by 1X according to the counter signal from the Maine microcomputer 12, and supplies them to DSP18 for CD sound effects at the same time it writes the audio data read by 2X in DRAM16 according to the counter signal from the Maine microcomputer 12.

[0021] DRAM (dynamic RAM)20 as working-level month memory is connected to DSP18, and DSP18 performs various effect processings, such as a voice function which lowers only adjustment of a key (musical interval), adjustment of an output level, and the vocal sound volume in music. The audio data which DSP18 outputs are supplied to DSP26 for sampler effects while they are supplied to D/A converter 22 through a digital filter.

[0022] DRAM28 for storing data is connected to DSP26, and DSP26 has the role of a memory controller. DRAM28 can store audio data, for example for about 10 seconds. DSP26 performs sampler processing, DSP18 is supplied, while reading the audio data which memorized the audio data of the period from a sampling start point to the point ending [sampling ] specified by a user to DRAM28, and were memorized to the playback timing specified by a user and supplying D/A converter 30. In DSP18, the audio data from DSP26 are mixed to the output audio data of self-equipment, and D/A converter 22 is supplied.

[0023] moreover, EPROM (erasable programmable ROM)32 the program and data for processing were remembered to be by the Maine microcomputer 12 and music (or truck) every — EEPROM (electric erasable programmable ROM)34 the various set points, such as the II Tempo value and the loop-formation point, are remembered to be is connected. A clock generator 36 generates a clock signal and supplies it to CD playback section 10 and the Maine microcomputer 12.

[0024] Moreover, the Maine microcomputer 12 reads a sub-code from RAM built in according to a counter signal, and supplies it to the microcomputer (it abbreviates to a "microcomputer Menceforth.) 42 of the controller unit 40. A microcomputer 42 changes a sub-code into a time code, and displays it on a display 44. The control unit 46 by which various kinds of actuation keys which a user operates were prepared in the controller unit 40 is formed, and it connects with the microcomputer 42.

[0025] <u>Drawing 2</u> and <u>drawing 3</u> show the functional block diagram of DSPs 14, 18, and 26. In <u>drawing 2</u>, the comparison connect function 50 of DSPs14 connects the audio data read by 2X as compared with the data of DRAM16 based on control of the counter signal from the Maine microcomputer 12. The memory light function 51 writes the connected audio data in DRAM16. The memory lead function 52 reads audio data from DRAM16. In the II Tempo function 54 adjustable [of the read-out rate of the memory lead function 52 is carried out, and II Tempo is adjusted. Fade- in / fade-out function 55 performs level adjustment of the audio data at the time of fade-in/fade-out. [0026] in <u>drawing 3</u>, the de-emphasis incution 60 of DSP18 performs de-emphasis processing which returns the emphasis at the time of CD sound recording. The key adjustment function 61 fixes II Tempo, and carries out adjustable setting of the key (musical interval). The BPM (beat par MINITISU) function 62 measures the number of beats per for [of music ] I minute. The voice reduction function 63 lowers only the vocal sound volume in music. The output-level adjustment function 64 adjusts an output level. The audio data which the output-level adjustment function 67 of DSP26 at the time of ON of a switch 66 while they are outputted through the mixed function 67.

[0027] The sampler function 67 writes audio data in DRAM28, and reads audio data from DRAM28 at the time of ON of a switch 70. In the II Tempo function 68, II Tempo of the audio data supplied from the sampler function 67 is adjusted. The key adjustment function 69 fixes II Tempo, adjustable setting is carried out in a key (musical interval), after that, the mixed function 65 is supplied through the switch 71 (a switch 70 is interlocked with and it turns on) of DSP18, it is mixed with the audio data from the output-level adjustment function 64, and the audio data output in the key adjustment function 69 are outputted while being outputted through a switch 70.

[0028] In addition, the record-medium regenerative apparatus shown in drawing 1 is made into 2 sets [ 1 ], and the

Maine microcomputer 12 of each record-medium regenerative apparatus interlocks and operates by sending and receiving control information mutually. <u>Drawing 4</u> shows the top view of the controller unit 40 of 1 set of two-set record-medium regenerative apparatus. In addition, since the controller unit 40 of each record-medium regenerative apparatus is the same configuration, it gives a sign only to one side in <u>drawing 4</u>.

[0029] The various information which makes a track number and a time\*code the start is displayed on the display 80 of a display 44 among drawing 4 and a BPM value is displayed on a display 81 moreover. The preset key 82 of a control unit 46, the jog dial 83, a skip key 84, the search key 85, the play/Pause key 86, the bank key 87, a memory key 88, the recall key 89, an enter key 90, the TAP key 91, the BPM key 92, the II Tempo SYNC key 93, The beat SYNC key 94, the loop-formation key 95, the A key 96, the B key 97, the sample key 98, the IN key 99, the Shey 101 key 100, the tempo key 101, the II Tempo volume 102, the scratch key 103, the brake key 104, a ten key 105, The jog speed configuration switch 105 and the queue key 107 grade are prepared.

[0030] In this invention, when performing scratch actuation, it will be in the 'condition in which push and a scratch are possible about the scratch key 103, and scratch playback can be performed by rotating the jog id 83 to be a good as a rotary encoder etc. and the speed of rotation of a jog dial, a direction, a halt, etc. are identified by sending a rotation detection pulse to a microcomputer 42, rotating clockwise (clockwise rotation) of the jog dial 83 rotation detection pulse to a microcomputer 42. rotating clockwise (clockwise rotation) of the jog dial 83 rotation.

scratch playback is possible also at the time of a halt or playback.

[0031] Drawing 5 is drawing showing one example of scratch actuation.

[0032] Scratch actuation is possible by making right and left rotate the jog dial 83 which shows the scratch key 103 to push and <u>framing 4</u>, and the speed which reproduces a sound with the speed which rotates the jog dial 83 changes. A reproductive speed usually changes at +50% of maxes at the time of playback, and a rate of -50% of mins. When scratch actuation is performed from the time of PLAY (it usually reproduces) reproduced by whenever [ constant-speed] (usually reproduction speed) at this time, it becomes after [ PLAY ] scratch termination. Modification of time amount until it is set to PLAY is possible after a scratch with a preset key 82. By making 0.2 seconds into a default (criterion) and setting three kinds of setup, 0.1 seconds, 0.5 seconds, as EEPROM34 of <u>drawing 1</u>, it considers as selection mode by the preset key 82, and a setting change can be made with the jog dial 83, and a modification decision can be made by the enter key 90.

[0033] As effectiveness, it can prevent the usual playback sound's coming out [ the direction which chose 0.5 seconds ] immediately after a scratch, and playback actuation usually following scratch actuation compared with the time of choosing 0.1 seconds. Moreover, when scratch actuation is performed from the time of READY in the condition that the jog dial 83 has stopped (halt), it becomes after [ READY ] scratch termination.

[0034] For example, when performing scratch actuation in the path of an arrow head as shown in <u>drawing 5</u>, the jog dial 83 is rotated rightward with the speed of 2 revolutions per second from the idle state of the jog dial 83, and FORWARD playback speed is made into +50% of speed. Then, the jog dial 83 is stopped, the jog dial 83 is rotated leftward with the speed (3 / 4 revolutions per second) of 0.7 revolutions per second, and REVERSE playback speed is made into -25% of speed. Thus, all scratch actuation is possible by the combination of the speed rotation of right and left of the jog dial 83, and rotation of the jog dial 83. In addition, "+" in <u>drawing 5</u> expresses a quick speed with a constant-speed ratio, and "-" expresses a late speed with a constant-speed ratio, and "-" expresses for the property of the playback.

[0035] Moreover, the set point of rotational-speed pair playback speed is an example. Modification can perform a setup of this rotational-speed pair playback speed by the preset key 82. + By making jog dial rotational speed at the time of 50% of reproduction speed into default 2 revolutions per second, and setting three kinds of setup of 3 revolutions per second and 1.5 revolutions per second as EEPROM34 of <a href="mailto:dreample-second-

[0036] As effectiveness, the playback sound at the time of a scratch makes rotation speed of the jog dial 83 the same, and the sound of a musical interval with the high direction when choosing +50% of setup by 1.5 revolutions per second compared with the time of +50% of setup can be made with 3 revolutions per second, and the playback range is long. [0037] Furthermore, the rotational-speed pair playback speed of the jog dial 83 can be changed using the jog speed configuration switch 106. The jog speed configuration switch 106 carries out the RLC of the dial 106A, and can set up rotational-speed pair playback speed the twice of the set point by the above-mentioned preset key 82 according to the location of "2." Dial 106A can be set up according to the central location of "1" by 1 time the set point by the above-mentioned preset key 82. The RRC of the dial 106A can be carried out, rotational-speed pair playback speed can be set up according to one half of locations. By ut set point by the above-mentioned preset key 82, and rotational-speed pair playback speed can be further changed gradually or continuously between above "2", "1", and "1/2" locations. By using this jog speed configuration switch 106, the rotational-speed pair playback speed of DJ's request can be set up easily, and a scratch performance can be performed in a desired musical interval and the desired olayback range.

[0038] Drawing 6 is drawing showing the condition of DRAM16 in scratch actuation.

[0039] It is stored in the order (the location SA is the past more) in which audio data were reproduced by the counterclockwise rotation within CD playback section 10 in the range to a location SA from the location VWA in <a href="drawing.6">drawing.6</a>. The usual scratch playback by scratch actuation always plays CD with a twice as many speed as this, and stores the reproduced audio data in DRAM16. The audio data for a maximum of 11 seconds are stored from the location VWA on DRAM16 to the back location SA. Let a read-out criteria location be a location SA at the time of the usual antishock playback.

[0040] In playback with scratch mode, the data for 5.5 front (future side) seconds are stored even in a location VWA from a location VWA at a counterclockwise rotation on the basis of the location RA which is a midpoint to a location SA, and the data for back (past side) 5.5 seconds are stored even in a location SA. The data of the second half are

required because of REVERSE playback, and the data of the first half are required because of the FORWARD direction. Moreover, in scratch mode, if the data for 5.5 seconds are not stored forward and backward to the criteria location RA in the case of ready state, the criteria location RA order 5.5 seconds are reproduced, and the data of an insufficiency are stored in DRAM16. If actuation of the jog dial 83 will be read, and scratch playback will be performed. In addition, although order 5.5 seconds are stored from the criteria location RA as shown in drawing 6, scratch playback is performed by order 5.5 seconds in fact.

[0041] Moreover, when carrying out the RLC (counterclockwise rotation) of the jog dial 83 and performing REVERSE polyaback, scratch playback is carried out for 5 seconds in the direction of location SA from the criteria location RA, and playback is stopped by the location for this side 0.5 seconds of a location SA. When the jog dial 83 is detached and rotation is suspended the middle, if it is scratch playback in the PLAY condition, usual playback with scratch mode is carried out as it is, and if it is scratch playback by ready state, it will be in the ready state in scratch mode. [0042] If scratch playback is carried out for 5 seconds in the location VMA direction from the criteria location RA and data are read from DRAM16 to the location for this side 0.5 seconds of a location VMA on the other hand when carrying out the RRC (clockwise rotation) of the jog dial 83 and performing FORWARD playback, it stores in the field which predicts new data from CD and follows the location VMA of DRAM16. When the jog dial 83 is detached and rotation is suspended in the middle of scratch playback, if it is scratch playback in the PLAY condition, usual playback in scratch mode is carried out as it is, and if it is scratch playback by ready state, it will be in the ready state in scratch mode. Moreover, scratch playback is stopped when a playback location straddles music (truck) during scratch actuation. This is because the section of a non-signal exists between music (truck) (truck).

[0043] <u>Drawing, 7</u> thru/or <u>drawing, 9</u> show the flow chart of one example of the scratch processing which DSPI4 performs. First, if the scratch key 103 is pressed at step \$100 of <u>drawing, 7</u> and scratch mode is set up, it will be distinguished at step \$101 whether it is a PLAY condition. If it was in the PLAY condition, after considering the data predicted to DRAMI6 at step \$102 at \$55 seconds and holding the data for \$55 seconds to a location \$A (already reading from DRAMI6 data of ending) by making a current playback location (data read—out location in DRAMI6) into the criteria location RA the data for \$55 seconds are produced from CD hold even from a criteria location RA to a location RA. the data for \$55 seconds are produced from CD hold even from a criteria location RA to a location VWA. Then, if waiting and the jog dial 83 rotate until the jog dial 83 rotates at step \$103, it will progress to step \$104. At step \$104, it it is ready state, read-out of DRAMI6 of DSP14 will be permitted, and at this time, if it is scratch playback of a PLAY condition, the writing of DRAMI6 of DSP14 will be forbidden. Next, the rotational speed of the jog dial 83 is detected at step \$105, and the reproduction speed (TEMPO) according to rotational speed is set up at step \$106. Thus, at step \$106, the PLAY condition in scratch mode and ready state are judged from step \$101, and the writing to DRAMI6 corresponding to each condition, storing processing, and a setup of reproduction speed are performed. The processing from step \$107 following step \$106 is even in drawing 8.

[0044] Moreover, by distinction of step S101, when it is not in a PLAY condition, it is distinguished at step S117 whether it is ready state. When it is ready state in this processing, processing shown in <u>drawing 9</u> is performed, and if it is not ready state, this scratch processing will be ended.

[0045] In grawing 8, a hand of cut distinguishes first whether it is the FORWARD direction at step S107 from the detection result of rotation of the jog dial 83 in step S103. When it is not the FORWARD direction at step S108, and DRAM16 of DSP14 will be read from a current playback location to hard flow (the direction of location SA). However, when performing step S108 first, DRAM16 is read from the criteria location RA. Then, scratch playback is performed at step S109. During this scratch regeneration, the DRAM16 read-out location of DSP14 distinguishes [ of SA location effective in the REVERSE direction] whether it went to this side (remaining 0.5 seconds) for a while at step S110. When it progresses to remaining 0.5 seconds, DRAM16 read-out of DSP14 is forbidden at step S111, and playback is stopped [0046] Then, processing from step S101 shown in drawing Z is performed, and the data writing to PRAM16 in a PLAY condition etc. is performed. Moreover, when remaining at step S110 and not progressing to 0.5 seconds, to distinguishes whether rotation of the jog dial 83 is stopped by step S116. When processing from step S101 shown in drawing Z is performed, performed the processing from step S104 shown in drawing Z is performed, performed the performed step S104 shown in drawing Z is performed.

[0047] On the other hand, at step \$107, if a hand of cut is the FORWARD direction, it will progress to processing of step \$112, and DRAM 16 of DSP14 will be read from a current playback location to the forward direction (the location VMA direction). However, when performing step \$112 ifst; DRAM 16 is read from the criteria location RA. Then, scratch playback is performed at step \$113. During this scratch regeneration, the DRAM 16 read-out location of DSP14 distinguishes [ of a VMA location effective in the FORWARD direction] whether it went to this side (remaining 0.5 seconds) for a while at step \$114. When it progresses to remaining 0.5 seconds, while continuing read-out of DRAM16 of DSP14 at step \$115 and continuing scratch playback, it stores in the field which predicts new data from CD and follows the location VMA of DRAM16.

[0048] Next, it distinguishes whether rotation of the jog dial 83 is stopped by step S116. When processing from step S101 shown in <u>drawing 1</u> when rotation was stopped is performed and rotation is not stopped, processing from step S104 shown in <u>drawing 1</u> is performed. Thus, processing from step S102 to step S116 can perform scratch playback in the state of PLAY in scratch mode.

[0049] The processing from step S118 of <u>drawing 9</u> is processing following the processing which distinguishes the ready state of step S117 shown in <u>drawing 7</u>. First, it distinguishes whether the data for \*\*5.5 seconds are already stored in DRAM16 forward and backward centering on the location which READY(s) at step S118 When the data for \*\*5.5 seconds are not stored, it distinguishes whether the data stored in the FORWARD direction at step S120 are insufficient. When the data stored in the FORWARD direction are insufficient, data are predicted to DRAM16 by writing the playback data of CD in DRAM16 from the VWA location set at the end at step S124.

[0050] On the other hand, when the data stored in the FORWARD direction by processing of step S120 have a \*\*\*\*

cage and insufficient data conversely stored in the REVERSE direction, DSP14 is initialized at step S121. Then, the location for -5.5 seconds is searched from the location which READY(s) at step S122, the playback data of CD are written in DRAM16 from the location after the completion of a search at step S123, and the data for 11 seconds are predicted. Then, processing from step S118 is repeated and performed.

[0051] Moreover, when the data for \*\*5.5 seconds are stored at step S118, PAUSE (halt) of the CD is carried out in the VMA location confirmed at the end by processing of step S119, and the writing to DRAM16 of DSP14 is forbidden. Then, processing from step S103 shown in <u>drawing 7</u> is performed.

[0052] Thus, scratch playback with an analog player and same scratch playback can be performed by making it correspond to PLAY and ready state in scratch mode, storing the data of the order from a scratch playback location in DRAM16, and performing scratch processing using the stored data.

[0053] In the above-mentioned example, although activation of step \$105 has detected the rotational speed of the jog dial 83, since the rotational speed of the jog dial 83 by DJ's actuation changes delicately, there is surely an error between an actual rotational speed of the FORWARD direction and time amount, and the rotational speed of the REVERSE direction and time amount. For this reason, after rotating the jog dial 83 clockwise from the initial valve position, for example and starting read-out of DRAMH form a location RA, even if it rotated the counterclockwise rotation and returned to the initial valve position, a current playback location turns into location [ location / RA / criteria] shifted according to the above-mentioned error in many cases. For this reason, in order to repeat a scratch further, when making it rotate clockwise from the initial valve position which returned the jog dial 83, the problem that the location which starts read-out of DRAMH6 shifts from the above location RA, and a playback initiation sound shifts from a desired sound arises. The following example solves this problem.

[0054] <u>Drawing 10</u> shows the flow chart of one example of the scratch amendment processing which DSP14 performs. It is started when scratch actuation begins by rotation actuation of the jog dial 83, and this processing is performed by processing and juxtaposition of <u>drawing 7</u> - <u>drawing 9</u>.

(1055) In drawing 10, first, the hand of cut of the jog dial 83 is distinguished at step S201, and the 1st counter CA is reset at step S202. And the rotation detection pulse which the jog dial 83 generates at step S203 is counted with the 1st counter CA Next, this processing is ended, when it distinguishes whether there was any half or inversion of rotation of the jog dial 83 at step S204, and there was not a halt or an inversion, it progresses to step S203, the count of a rotation detection pulse is maintained and rotation stops. In addition, a rotational halt is a time of stopping beyond time amount until it is set to PLAY after the scratch set up by the preset key 82.

[0056] On the other hand, if there is an inversion at step S204, the 2nd counter CB will be reset at step S205. And the rotation detection pulse which the jog dial 83 generates at step S206 is counted with the 2nd counter CB. Next, if it distinguishes whether there was any halt or inversion of rotation of the jog dial 83 at step S207 and there is not a halt or an inversion, it will progress to step S206 and the count of a rotation detection pulse will be maintained. [0057] here, if there is a rotational halt or an inversion of a hand of cut, it will progress and appear in step S208, and the criteria location RA will be amended. Here, the value of the 2nd counter CB is subtracted from the value of the 1st counter CA, and an error pulse number is obtained. The multiplication of this error pulse number and the memory movement magnitude per one pulse is carried out, and the amount of address amendments is obtained. And only this amount of address amendments moves the criteria location RA of DRAM16. In addition, the memory movement magnitude per one pulse is a value according to the set point of the rotational-speed pair playback speed of the jog dial 83. Moreover, if the amount of address amendments is forward, the criteria location RA will be moved in the direction (for example, clockwise rotation) distinguished at step S201.

[0058] Next, it distinguishes again whether it is a halt of rotation of the jog dial 83 at step S209, and, in a halt, this processing is ended, it is not a halt, i.e., in an inversion, it progresses at step S201, and subsequent processings are continued.

[0059] Thus, the jog dial 83 is clockwise rotated from an initial valve position, for example. Next, when it is made to rotate counterclockwise, and it returns to an initial valve position and is made to rotate clockwise from the initial valve position which the criteria location RA was amended by the location corresponding to the angle-of-rotation location of the jog dial 83, and returned the jog dial 83 further Since the location which starts read-out of DRAMI 6 is amended, it can prevent that a playback initiation sound shifts from a desired sound. In addition, although the value of the 2nd counter CB was subtracted from the value of the 1st counter CA and the error pulse number has been obtained at step S209, it is good also as a configuration which asks for the ratio of the value of the 1st counter CA, and the value of the 2nd counter CB, and computes the amount of address amendments according to this ratio.

[0060] By the way, when making right and left rotate the jog dial 83 in scratch mode and performing a scratch, the deformation scratch playback which outputs only one of playback sounds among the FORWARD direction and the REVERSE direction, and carries out [ sound / of another side / playback ] mute can be considered. With this invention equipment, the function to perform the above-mentioned deformation scratch playback is prepared.

[0061] First, it considers as selection mode by the preset key 82 of a control unit 46, the jog dial 83 is operated, and "NOR" is chosen. Next. he jog dial 83 is operated, and "NOR" is Chosen. When "NOR" is chosen, the usual scratch playback which outputs the playback sound of the both sides of the FORWARD direction and the REVERSE direction in scratch mode is performed, when "FWD" is chosen, the deformation scratch playback which outputs the playback sound of only the FORWARD direction in scratch mode is performed, and "TRV" is chosen, the deformation scratch playback which outputs the playback sound of only the REVERSE direction in scratch mode is performed.

[0062] As an approach of carrying out [ sound / playback ] mute by the above-mentioned deformation scratch playback, there are an approach of stopping data read-out of DRAM16 at a mute period, an approach by muting which suspends the output of a sound signal at a mute period, etc. [0063] In addition, although CD is used as a storage in the above-mentioned example, other storages, such as DVD (digital versatile disc), MD (mini disc) and a memory stick, and a flash memory, may not be used instead of CD, and it is not limited to the above-mentioned example.

[0064] In addition, the jog dial 83 corresponds to a playback directions means given in a claim, DRAM16 corresponds to a data storage means, steps S100-S124 correspond to a criteria location amendment means, the jog speed configuration switch 106 corresponds to a setting modification means, and a preset key 82 and the jog dial 83 correspond to a deformation scratch setting means. [0065]

[Effect of the Invention] Like \*\*\*\*, invention according to claim 1 is reproducing the data which stored the data of Saki and Ushiro of a criteria location read from the record medium, and were stored according to the directions input of a direction and a rate, and the scratch playback of it is attained using the record medium with which digital music data were stored.

[0066] Moreover, the scratch playback of invention according to claim 2 is attained by the same actuation as an analog player by carrying out adjustable [ of the direction of rotation of a jog dial, the direction of the scratch playback from a rate, and the rate I

[0067] Moreover, invention according to claim 3 can prevent that the criteria location of playback initiation shifts in case scratch playback is repeated, and a playback initiation sound shifts from a desired sound, when a jog dial amends a criteria location according to the rotation rotated to the one direction, and the rotation rotated to hard flow next. [0068] Moreover, invention according to claim 4 can perform a scratch performance in a desired musical interval and the desired playback range by setting up a desired rotational-speed pair playback speed of a jog dial.

[0069] Moreover, invention according to claim 5 outputs a playback sound only at the time of rotation of the one direction of a jog dial, and can perform a deformation scratch performance easily by performing a setup which carries out [ sound / playback] mute at the time of rotation of the other directions.

[Translation done.]

### (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-312857 (P2001-312857A)

(43)公開日 平成13年11月9日(2001.11.9)

(51) Int.Cl.7

G11B 20/10

識別紀号 321

G11B 20/10

P I

デーマコート\*(参考) 3212 5D044

\_\_\_\_

(21)出職番号

特願2000-367736(P2000-367736)

(22)出顧日

平成12年12月1日(2000.12.1)

(31)優先権主張番号 特顯2000-50079(P2000-50079)

平成12年2月25日(2000.2.25)

(32)優先日 (33)優先概主張国

日本 (JP)

(71)出頭人 000003676

ティアック株式会社

東京都武巌野市中町3丁目7番3号

審査請求 未請求 請求項の数5 OL (全 12 頁)

(72)発明者 井上 英男

東京都武蔵野市中町3丁目7番3号 ティ

アック株式会社内

(72)発明者 土屋 宰司

東京都武蔵野市中町3丁目7番3号 ティ

アック株式会社内

(74)代理人 100070150 弁理士 伊東 忠彦

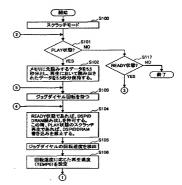
最終質に続く

## (54) 【発明の名称】 記録媒体再生装置

### (57) 【要約】

【肄題】 本発明は、アナログのレコード盤を用いて発生させていたスクラッチ音を、ディジタル音楽データの 格納された記録媒体を用いて発生させることができ、スクラッチ奏法を行うことができる記録媒体再生装置を提供することを目的とする。

【解決手段】 記録媒体をスクラッチ再生する方向及び 速度の指示入力を行う再生指示手段83と、記録媒体か ら読み出したスクラッチ再生を開始する基準位置から前 後所定期間のデータを格納するデータ格納手段16と、 再生指示手段の指示入力に応じて、データ格納手段のデータを読み出し再生するスクラッチ再生手段8100~ 8124とを有する。このように、記録媒体から読み出 した基準位置の前と後のデータを格納し、方向及び速度 の指示入力に応じて格納されたデータを再生すること で、ディジタル音楽データの格納された記録媒体を用い てスクラッチ再生が可能となる。



### 【特許請求の範囲】

【請求項1】 記録媒体をスクラッチ再生する方向及び 速度の指示入力を行う再生指示手段と、

記録媒体から読み出したスクラッチ再生を開始する基準 位置から前後所定期間のデータを格納するデータ格納手 段と、

前記再生指示手段の指示入力に応じて、前記データ格納 手段のデータを読み出し再生するスクラッチ再生手段と を有することを特徴とする記録媒体再生装置。

【請求項2】 請求項1記載の記録媒体再生装置において、

前記再生指示手段は、ジョグダイヤルであり、前記ジョ グダイヤルの回転の方向と速度に応じて、前記データ格 納手段からのデータ読み出しの方向と速度を可変するこ とを特徴とする記録媒体再生装置。

【請求項3】 請求項2記載の記録媒体再生装置において、

前記ジョグダイヤルが一方向に回転した回転量と、次に ジョグダイヤルが逆方向に回転した回転量とに応じて、 前記スクラッチ再生を開始する基準位置を補正する基準 位置補正手段を有することを特徴とする記録媒体再生装 置。

【請求項4】 請求項2記載の記録媒体再生装置におい て、

前記ジョグダイヤルの回転速度対再生スピードを変更する設定変更手段を有することを特徴とする記録媒体再生装置。

【請求項5】 請求項2記載の記録媒体再生装置において.

前記ジョグダイヤルの時針方向及び反時計方向の回転の うち、一方向の回転時にのみ再生音を出力し、他方向の 回転時に再生音をミュートする設定を行う変形スクラッ ラ級定手段を有することを特徴とする記録媒体再生装 置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は記録媒体再生装置に 関し、特に、記録媒体の特殊再生を行う記録媒体再生装 置に関する。

[0002]

【従来の技術】従来、音楽を演奏する場合に、レコード 鑑及びレコードブレーヤーを用いたスクラッチという奏 法が知られている。このスクラッチ奏法は、例えば、ダ ンスミュージックの分野において、ディスクジョッキー (DJ) と呼ばれている奏者がターンテーブル上で回転 するレコード盤の回転を手で制御し、ダンスミュージッ ク等を演奏する。

【0003】DJ等は、再生針を載せた状態でレコード 盤を逆回転方向に数センチ回転させ、続いて正回転方向 に回転させ、また逆回転方向に回転させるという動作を 数回継り返すことによってスクラッチ奏法を行う。この スクラッチ奏法によって再生される音は、レコード盤が 逆回転する時、再生針が音湧を再生方向とは逆方向にト レースすることによって生成される音とレコード盤が正 回転して戻される時の短いフレーズである。この音と短 いフレーズの組み合わせが数回機り返されることにより、独特のリズムが生成される。このスクラッチによっ て生成されるリズムは一部のダンスミュージックには欠 くことのできない重要を要素となっている。

#### [0004]

【発明が解決しようとする課題】従来、DJ等は、アナログのレコード酸を用いてスクラッチ要法を行っている。このスクラッチ要法によって得られるスクラッチ音は、アナログのレコード盤に記録されている音楽を再生する際に、アナログのレコード盤を特定の範囲で順方向及び逆方向に、高速又は低速で連続的に回転させながら再生することによって得ることができる。これと同様に、デジタル音楽データが記憶されているコンパクトディスク(CD)等の記録媒体においても、スクラッチ音を得ることが強く望まれている。

[0005] しかし、従来のCDを再生する装置は、ス クラッチ音を得るためにアナログのレコード盤と同様 に、順方向及び逆方向に、高速叉は低速で連続的に回転 させる動作を行ってスクラッチ音を発生することができ ず、スクラッチ効果を得ることができないという問題点 があった。

【0006】 本発明は、上記の点に鑑みなされたもので、アナログのレコード盤を用いて発生させていたスクラッチ音を、ディジタル音楽データの格納された記録媒体を用いて発生させることができ、スクラッチ奏法を行うことができる記録媒体再生設置を提供することを目的とする。

### [0007]

【課題を解決するための手段】請求項1に記載の発明は、記録媒体をスクラッチ再生する方向及び速度の指示人力を行う再生指示手段と、記録媒体から読み出したスクラッチ再生を開始する基準位置から前後所定期間のデータを絡納するデータ格納手段と、前記再生指示手段の指示人力に応じて、前記データ格納手段のデータを読み出し再生するスクラッチ項4手段とを有する。

【0008】このように、記録媒体から読み出した基準 位置の前と後のデータを格納し、方向及び速度の指示入 力に応じて格納されたデータを再生することで、ディジ タル音楽データの格納された記録媒体を用いてスクラッ チ再生が可能となる。

【0009】請求項2に記載の発明は、請求項1記載の 記録媒体再生装置において、前記再生指示手段は、ジョ ヴダイヤルであり、前記ジョグがイヤルの回転の方向と 速度に応じて、前記データ格納手段からのデータ読み出 しの方向と速度を可変する。 【〇〇 1 〇】このように、ジョグダイアルの回転の方向 と速度から、スクラッチ再生の方向と速度を可変するこ とにより、アナログプレーヤーと同様の操作でスクラッ チ再生が可能となる。

[0011] 請求項3に記載の発明は、請求項2記載の 記録媒体再生装置において、前記ジョグダイヤルが一方 向に回転した回転量と、次にジョグダイヤルが更方向に 回転した回転量とに応じて、前記スクラッチ再生を開始 する基準位置を補正する基準位置補正手段を有する。

【〇〇12】このように、ジョグダイヤルが一方向に回 転した回転量と、次に逆方向に回転した回転量とに応じ て基準位置を補正することにより、スクラッチ再生を繰 り返す際に再生開始の基準位置がずれ、再生開始音が所 望の音からずれることを防止できる。

【0013】請求項4に記載の発明は、請求項2記載の 記録媒体再生装置において、前記ジョグダイヤルの回転 速度対再生スピードを変更する設定変更手段を有する。 【0014】このように、ジョグダイヤルの回転速度対 再生スピードを変更することにより、所選の回転速度対 再生スピードを新生に設定することで所望の音程かつ再 生和ピスクラッチ演奏を行うことができる。

【〇〇15】 請求項5に記載の発明は、請求項2記載の 記録媒体再生装置において、前記ジョグダイヤルの時計 方向及び反時計方向の回転のうち、一方向の回転時にの み再生音を出力し、他方向の回転時に再生音をミュート する設定を行う変形スクラッチ設定手段を有する。

【0016】このように、ショグダイヤルの一方向の回 転時にのみ再生音を出力し、他方向の回転時に再生音を ミュートする設定を行うことにより、変形スクラッチ演 奏を簡単に行うことができる。 【0017】

【0018】また、再生信号からサプコードが分離され、サプコードのデコード処理が行われる。サプコードでデータはメインマイクロコンピュータ(以降、「メインマイコン」と略す。)12からのカウンタ信号にしたがってメインマイコン12内のRAMに格納される。また、CD再生用DSPで信号処理されたオーディオデータはデータメンテナンス用のDSP14に供給される。【0019】DSP14にはオーディオデータを格納す

リーブ・リードソロモン・コード)のデコード等の信号

処理が行われる。

るためのDRAM(ダイナミックRAM)16が接続されており、DSP14はメモリコントローラの役割を持つている。DRAM16は送られてくるオーディオデータを例えば約10秒間格納することができ、ディフェクト等により音飛びが生じた場合の保護のためのアンチショック機能、また所望の曲を瞬時に含出しするためのクィックスタート機能、所定の2点間を繰り返し再生するためのシームレスループ機能、スクラッチ処理を行う機能、曲のテンポの可変する機能、再生速度を徐々に減速して曲を止めるブレーキ機能等を実現するために用いられる。

【0020】 DSP 14 は2 倍速で読み出されたオーディオデータをメインマイコン12 からのカウンタ信号に従ってDR AM 16 に書き込むと同時に、メインマイコン12 からのカウンタ信号に従ってオーディオデータを1倍速で読み出してCD音エフェクト用のDSP 18に供給する。

【0021】 DSP18には作業用メモリとしてのDR AM (ダイナミックRAM) 20が接続されており、DSP18はキー (音程) の調整、出カレベルの調整、由中のボーカル音量のみを下げるボイス機能等の各種エフェクト処理を実行する。DSP18の出力するオーディオデータはデジタルフィルタを通じてD/Aコンバータ22に供給されると共に、サンプラーエフェクト用のDSP26に供給される。

【0022】 DSP26にはデータを格納するためのDRAM28は実モリコントローラの役割を持っている。DRAM28はオーディオデータを例えば約10秒間格納することができる。DRAM28はオーディオデータを例えば約10秒間格納することができる。DR26はサンプリング線7点までの期間のオーディオデータをDRAM28に起憶し、ユーザが指定する再生タイミングで記憶されたオーディオデータを誘み出してD/Aコンパータ30に供給すると共にDP18に供給する。DSP18では自装置の出力オーディオデータにDSP26からのオーディオデータを混合してD/Aコンパータ22に供給する。DSP18では自装置の出力オーディレてD/Aコンパータ22に供給する。DSP18では自装置の出力オーディレてD/Aコンパータ22に供給する。

【0023】また、メインマイコン12には処理のためのブログラムやデータが記憶されたEPROM(イレーザブル・プログラマブルROM)32と、曲(またはトラック)毎にテンポ値、ループポイント等の各種設定値が記憶されるEEPROM(エレクトリック・イレーザブル・プログラマブルROM)34が接続されている。クロックジェネレータ36はクロック信号を生成してC両生部10及びメインマイコン12に供給もている。【0024】また、メインマイコン12はカウンタにに従って内蔵するRAMからサブコードを読み出してレトローラユニット40のマイクロコンピュータ(以降、「マイコン」と略す。)42に供給する。マイコン42はサブコードをタイムコードに変換してディスプレ

イ44上に表示する。コントローラユニット40にはユーザが操作する各種の操作キー等が設けられた操作部46が設けられ、マイコン42に接続されている。

【0025】図2及び図3はDSP14.18.26の 機能 ブロック図を示す。図2において、DSP14の比 較接続機能50は2倍速で貼み出されたオーディオデー タをメインマイコン12からのカウンタ信号の刺御に基 づきDRAM16のデータと比較して接続する。メモリ ライト機能51は接続されたオーディオデータをDRA M16に書き込む。メモリリード機能52は、DRAM 16からオーディオデータを読み出し速で可変して ではメモリリード機能52の読み出し速です変して ではメモリリード機能52の読み出し速です変して アンボの調整を行う。フェードイン/フェードアウト機能 55はフェードイン/フェードアウト時のオーディオデータのレベル調整を行う。

【0026】図3において、DSP18のデエンファシス機能60はCD録音時のエンファシスを元に戻すデエンファシス処理を行う。十二期整機能61は、テンポを固定してキー(音程)を可変調整する。BPM(ビート・バー・ミニッツ)機能62は曲の1分間当たりのビート数を計測する。ポイスリデュース機能63は曲中のボーカル音量のみを下げる。出カレベル調整機能64は出カレベルの調整を行う。出カレベル調整機能64の出カするオーディオデータは混合機能65を通して出力されると共に、スイッチ66のオン時にDSP26のサンブラー機能67に供給される。

【0027】サンブラー機能67はDRAM28にオーディオデータを書き込み、また、スイッチ70のオン時に、DRAM28からオーディオデータを読み込み。また、スイッチ70のオン時に、DRAM28からサーダー機能67から供給されるオーディオデータのテンポの調整を行う。キー調整機能69は、テンポを固定してキー(音程)を可変調整し、その後、キー調整機能69の出力するオーディオデータはスイッチ70を通して出力されると共に、DSP18のスイッチ70を通して出力されると共に、DSP18のスイッチ71(スイッチ70と連動してオンする)を通して混合機能65に供給され、出力レベル調整機能64からのオーディオデータと混合されて出力される。

【0028】 なお、図1に示す記録媒体再生装置は2台 1組とされ、各記録媒体再生装置のメインマイコン12 は相互に制御情報を送受することにより運動して動作す る。図4は2台1組の記録媒体再生装置のコントローラ ユニット40の平面図を示す。なお、各記録媒体再生装 置のコントローラユニット40は同一構成であるため、 図4においては一方にのみ符号を付す。

【0029】図4中、ディスプレイ44の表示部80には、トラック番号やタイムコードを初めとする各種情報が表示され、表示部81には、BPM値が表示される。また、操作部46のプリセットキー82、ジョグダイヤル83、スキップキー84、サーチキー85、プレイ/ボースキー86、パンクキー87、メモリキー88、

コールキー89、エンターキー90、TAPキー91、BPMキー92、テンポSYNCキー93、ビートSYNCキー94、ループキー95、Aキー96、Bキー97、サンプルキー98、INキー99、OUTキー100、テンポキー101、テンポポリューム102、スクラッチキー103、プレーキキー104、テンキー105、ジョグスピード設定スイッチ106、キューキー107等が設けられている。

【0030】本発明において、スクラッチ動作を行う場合、スクラッチー103を押し、スクラッチー103を押し、スクラッチ可能な状態となり、ジョグダイヤル83を回転させることにより、スクラッチ再生ができる。ジョグダイヤル83はロータリーエンコーダー等を使用し、回転検出パルスをマイコン42に送ることによりジョグダイアルの回転の速さ、方向、停止などが識別される。ジョグダイヤル83の右回し(時計方向回転)でFORWARD再生、左回し(反時計方向同転)でFORWARD再生を行う。この時、一時停止時または再生時でもスクラッチ再生は可能である。

【 O O 3 1 】 図 5 は、スクラッチ動作の一実施例を示す 図である。

【0032】スクラッチ動作は、スクラッチキー103を押し、図4に示すジョグダイアル83を左右に回転させるととによって可能であり、ジョグダイアル83を左右に回転させる速さによって、音を再生させる速さが変化する。再生の速さは通常再生物の最大十50%、最小一50%の割合で変化する。この時、定速度(通常再生速度)で再生を行うPLAV(通常再生)時からスクラッチ終了後PLAVになり、で再生を行った場合、スクラッチ終了後PLAVになり、カード・サー8とにより変更ができる。0、2 かりをデナルト値(標準をを図1のEEPROM34に放定しておくことにより、ブリセットキー82によりまり、10、5秒、1・0分ので変更を図1のEEPROM34に放定しておくことにより、ブリセットキー82により選択モードとし、設定変更をジョグダイヤル83で行い、エンターキー90で変更決定することができる。

【0033】効果として、0.1秒を選んだ時に比べ、0.5秒を選んだ方が、スクラッチ後、通常の再生音がすぐに出てきて、スクラッチ動作と通常用生動作とが連続してしまうことを防ぐことができる。また、ジョグダイアル83が停止している状態のREADY(一時停止)時からスクラッチ動作を行った場合はスクラッチ終了後READYになる。

[0034] 例えば、図5に示すような矢印の経路でス クラッチ動作を行う場合、ジョグダイアル83の停止状 眩からジョグダイアル83を右方向に2回転ン秒の速さ で回転させ、FORWARD再生スピードを+50%の 速さにする。その後、ジョグダイアル83を停止させ、 ジョグダイアル83を左方向につ、7回転ノ枠の速さ (3/4回転/秒)で回転させてREVERSE再生入 ビードを-25%の速さにする。このように、ジョグダイアル83の左右の回転と、ジョグダイアル83の四転の連さの組み合わせによりあらゆるスクラッチ動作が可能である。なお、図5における、「+」は定連比で速いスピードを表し、「-」は定連比で速いスピードを表し、「-」は、図5における実験はFORWARD再生を表し、破線はREVERSE再生を表す。

【0035】また、回転速度対再生スピードの設定値は一例である。この回転速度対再生スピードの設定はブリセットキー82により変更ができる。十50%の再生態度の時のジョグダイアル回転速度をデフォルト値2回転/秒とじ、3回転/秒、1、5回転/秒の3機類の設定を図1のEEPROM34に設定しておくことにより、ブリセットキー82によって選択モードとし、設定変更はジョグダイアル83で行い、エンターキー90で変更決定することができる。マイナス側の設定も、同様の比単で同時変更する。

【0036】効果として、スクラッチ時の再生音がジョ グダイアル83の回転速さを同じとして、3回転/秒で +50%の設定時に比べ、1.5回転/秒で+50%の 設定を選んだ時の方が、音程の高い音が出せ、また、再 生節無が長い。

【0037】更に、ジョグスピード設定スイッチ106 を用いて、ジョグダイアル83の回転速度対再生スピー ドを変更することができる。ジョグスピード設定スイッ チ106はダイヤル106Aを左回転させて「2」の位 置に合わせて回転速度対再生スピードを上記プリセット キー82による設定値の2倍に設定でき、ダイヤル10 6 A を中央の「1」の位置に合わせて上記プリセットキ -82による設定値の1倍に設定でき、ダイヤル106 Aを右回転させて「1/2」の位置に合わせて回転速度 対再生スピードを上記プリセットキー82による設定値 の1/2倍に設定でき、更に、上記「2」「1」「1/ 21 位間の間で段階的または連続的に回転速度対再生ス ピードを変更できる。このジョグスピード設定スイッチ 106を用いることにより、DJの所望の回転速度対再 生スピードを簡単に設定でき、所望の音程かつ再生範囲 でスクラッチ演奏を行うことができる。

【0038】図6は、スクラッチ動作におけるDRAM 16の状態を示す図である。

【0039】図6においては、位置 WMAから反時針方向に位置 SAまでの範囲にオーディオデータが CD再生 部 10内で再生された順(位置 SAの方がより過去)に 格納されている。スクラッチ動作による通常のスクラッチ再生は、常にCDを 2倍の速さで再生し、再生したオーディオデータをDRAM 16に格納する。DRAM 16上の位置 VWAから後方の位置 SAまで最大 11秒分のオーディオデータを格納する。通常のアンチショック 再生時には、読み出し基準位置を位置 SAまで最大

【0040】スクラッチモードでの再生の場合、位置V

WAから反時計方向に位置SAまでの中間点である位置 RAを基準として、位置VWAまでに前方(未来側) 5.5秒分のデータを格納し、位置SAまでに後方(過去側) 5.5秒分のデータを格納する。後半のデータは REVERSE再生のために必要である。また、スク はFORWARD方向のために必要である。また、スク ラッチモードでREADY地配の場合。基準位置RAに 対し前後に5.5秒分のデータが格納されていないと、 基準位置RAの前後5.5秒分のデータが格納されていないと、 に不足分のデータを格納する。データを格納した後、3 の回転方向と速さに応じてDRAM16に格納されたに コグダイアル83の操作を行うと、ジョグダイアル83の回転方向と速さに応じてDRAM16に格納されただ マタを読み出してスクラッチ再生を行うか分を格納して 示すように基準位置RAより前後5.5秒分手再生を行

【0041】また、ジョグダイアル83を左回転(反時 計方向回転)させてREVERSE再生を行う場合、基 準位置RAから位置SA方向に5秒間スクラッチ再生 し、位置SAの手前0、5秒の位置で再生を中止する。 途中、ジョグダイアル83が離され回転が停止された場 ら、PLAY状態でのスクラッチ再生ならそのままスク ラッチモードでの通常再生をし、READY状態でのス クラッチ再生ならスクラッチモードでのREADY状態 になる。

【0043】図7乃至図9は、DSP14が実行するスクラッチ処理の一実施例のフローチャートを示す。まず、図7のステップS100でスクラッチキー103が押され、スクラッチモードが設定されると、ステップS101でPLAY状態であるならば、ステップS102でDRAM16に先線みするデータを5.5が分とし、現在の再生位置(DRAM16におけるデータ線み出し位置)を基準位置RAとして位置SAまでの5.5が分のデータ(既にDRAM16から読み出し茶のデータ)を供してDRAM16から読み出し茶のデータ)を供してDRAM16から読み出し茶のデータ)を供してDRAM16から読み出し茶のデータ)を供してDRAM16から読み出し茶のデータ)を供した上で、

CDから再生された5.5秒分のデータを基準位置RA から位置VWAまでに保持する。その後、ステップS1 03でジョグダイヤル83が回転されるまで待ち、ジョ グダイヤル83が回転されると、ステップS104に進 む。ステップS104ではREADY状態であれば、D SP14のDRAM16の読み出しを許可し、この時、 PLAY状態のスクラッチ再生であればDSP14のD RAM16の書き込みを禁止する。次に、ステップS1 05でジョグダイアル83の回転速度を検出し、ステッ プS106で回転速度に応じた再生速度(TEMPO) を設定する。このようにステップS101からステップ S106で、スクラッチモードでのPLAY状態、RE ADY状態を判断し、各々の状態に対応したDRAM1 6への書き込み、格納処理及び再生速度の設定が行われ る。ステップS106に続くステップS107からの処 理は図8に示す。

【0044】また、ステップS101の判別で、PLA ソ状態でない場合、ステップS117でREADY状態 か否かが判別される。この処理でREADY状態である 場合、図9に示す処理が行われ、READY状態でなけ ればこのスクラッチ処理を終了する。

【0045】図8において、まず、ステップS107 で、ステップS103でのジョグダイヤル83の回転の 検出結果から、回転方向がFORWARD方向か否かを 判別する。FORWARD方向でない場合、つまり、ジ ョグダイアル83の回転方向がREVERSE方向であ ればステップS108の処理に進み、DSP14のDR AM16の読み出しを現在の再生位置から逆方向(位置 SA方向)に行う。ただし、最初にステップS108を 実行するときは基準位置 RAから DRAM 16の読み出 しを行う。その後、ステップS109でスクラッチ再生 が行われる。このスクラッチ再生処理中に、ステップS 110でDSP14のDRAM16読み出し位置がRE VERSE方向に有効なSA位置の少し手前(残りO. 5秒) まで進んだか否かを判別する。残り0.5秒まで 進んだ場合、ステップS111でDSP14のDRAM 16読み出しを禁止し、再生を中止する。

【0046】この後、図7に示したステップS101からの処理が行われ、PLAY状態でのDRAM16へのテータ書き込み等が行われる。また、ステップS110 で残り0.5秒まで進んでいない場合、ステップS116でショグダイヤル83の回転が中止されているか否かを判別する。回転が中止されている場合は、図7に示したステップS101からの処理が行われ、回転が中止されていない場合、図7に示したステップS104からの処理が行われる。

【0047】一方、ステップS107で、回転方向がF ORWARD方向であればステップS112の処理に進 か、DSP14のDRAM16の読み出しを現在の再生 位置から順方向(位置VWA方向)に行う。ただし、最 初にステップS 112を案行するときは基準位置 R Aから D R A M 1 6 の 読み出しを行う。その後、ステップS 113でスクラッチ再生が行われる。このスクラッチ再生処理中に、ステップS 114 で D S P 1 4 の D R A M 16 読み出し位置が F O R W A R D 方向に有効な V W A 位置の少し手前(残り0.5秒)まで進んだか否かを判別する。残り0.5秒まで進んだ場合には、ステップS 115で D S P 1 4 の D R A M 16 の 読み出しを続けることをいる。サースクラッチ再生を継続すると共に、新たなデータをC D から先読みして D R A M 16 の 位置 V W A に連続する 領域に格納する。

【0048】次に、ステップS116でジョグダイヤル83の回転が中止されているか否かを判別する。回転が中止されている場合は、図7に示したステップS101 からの処理が行われ、回転が中止されていない場合、の7に示したステップS104からの処理が行われる。このようにステップS104からステップS116までの必要によって、スクラッチモードにおけるPLAY状態でスクラッチ再生を行うことができる。

【0049】図9のステップS118からの処理は、図 1に示したステップS117のREADY状態を判別する処理に放く処理である。まず、ステップS118でREADYな位置を中心に、既に前後に±5.5秒分のデータがDRAM16に搭納されているか否かを判別する。±5.5秒分のデータが樹わされていない場合、ステップS120でF0RWARD方向に格納されたデータが足りないか否かを判別する。FORWARD方向に格納されたデータが足りないか否かを判別する。アのWMARD方向に格納されたデータが足りない場合、ステップS124で最後にセットされているVWA位置からCDの再生データをDRAM16に書き込むことによりDRAM16にデータをDRAM16に書き込むことによりDRAM16にデータを発展表する。

【0050】一方、ステップ5120の処理でFORWARD方向に格納されたデータが足ており、逆にREVERSE方向に格納されたデータが足りない場合は、ステップS121でDSP14を初期化する。その後、ステップS122でREADYする位置から一5.5分の位置をサーチし、ステップS123でサーチ充了後の位置からCDの再生データをDRAM16に書き込みを行い、11秒分のデータを先読みする。その後、ステップS118からの処理を繰り返し実行する。

[0051] また、ステップS118で±5.5秒分の
テータが格納されている場合、ステップS119の処理
で最後に有効にしたVWA位置でCDをPAUSE(一 時停止)し、DSP14のDRAM16への書き込みを 禁止する。その後、図7に示したステップS103から の処理を実行する。

【OO52】このように、スクラッチモードでPLAY 及びREADY状態に対応させ、スクラッチ再生位置からの前後のデータをDRAM16に格納し、格納された データを用いてスクラッチ処理を行うことにより、アナ ログプレーヤーでのスクラッチ再生と同様のスクラッチ 再生を行うことができる。

【0053】上記の実施例では、ステップS105の実 行によって、ジョグダイヤル83の回転速度を検出して いるが、DJの操作によるジョグダイヤル83の回転速 度は微妙に変化するため、実際のFORWARD方向の 回転速度と時間と、REVERSE方向の回転速度と時 間との間には必ず誤差がある。このため、ジョグダイヤ ル83を初期位置から例えば時計方向に回転させ位置R AからDRAM16の読み出しを開始した後、反時計方 向に回転させて初期位置まで戻したとしても、上記の誤 差により、現在の再生位置は基準位置RAからずれた位 置となる場合が多い。このため、更にスクラッチを繰り 返すためにジョグダイヤル83を戻した初期位置から時 計方向に回転させるときに、DRAM16の読み出しを 開始する位置が上記の位置RAからずれ、再生開始音が 所望の音からずれるという問題が生じる。この問題を解 決するのが次の実施例である。

【〇〇54】図10は、DSP14が実行するスクラッ 手補正処理の一実施例のフローチャートを示す。この処 理はジョグダイヤル83の回転操作によりスクラッチ動 作が開始したとき開始され、図7~図9の処理と並列に 実行される。

【0055】図10において、まず、ステップス201でジョグダイヤル83の回転方向を判別し、ステップス 202で第1カウンタCAをリセットする。そして、ステップス203でジョグダイヤル83の発生する回転検 出パルスを第1カウンタCAにてカウントする。次に、ステップS204でジョグダイヤル83の配転の停止が は近に表しているでは、または逆転があったか否かを判別し、停止または逆転があったか否かを判別し、停止または逆転があったか否かを判別し、停止または逆転がひければステップS203に進んで回転検出パルスのカートを持続し、回転が停止した場合にはこの処理を終了する。なお、回転の停止は、プリセットキー82で設定されるスクラッチ後にPLAYになるまでの時間以上停止したときである。

【0056】一方、ステップS204で逆転があればステップS205で第2カウンタCBをリセットする。そして、ステップS206でジョグダイヤル83の発生する回転検比バルスを第2カウンタCBにてカウントする。次に、ステップS207でジョグダイヤル83の回転の停止または逆転があったが否かを判別し、停止または逆転がなければステップS206に進んで回転検出バルスのカウントを持続する。

【0057】ここで、回転の停止または回転方向の逆転があればステップS208に進みで基準位置RAの補 正を行う。ここでは、第1カウンタCAの値から第2カ ウンタCBの値を滅算して誘差パルス数を得る。この誤 遅パルス数と、1パルス当たりのメモリ移動量とを乗算 してアドレス補正量を得る。そして、このアドレス補正 量だけDRAM16の基準位置アAを移動させる。な お、1パルス当たりのメモリ移動量は、ジョグダイアル 83の回転速度対再生スピードの設定値に応じた値であ る。また、アドレス補正量が正であればステップS20 1で判別した方向(例えば時計方向)に基準位置RAを 移動させ、アドレス補正量が負であればステップS20 1で判別した方向と逆方向(例えば反時計方向)に基準 位置RAを移動させる。

【0058】次に、ステップS209で再びジョグダイヤル83の回転の停止か否かを判別し、停止の場合には この処理を終了し、停止ではない、つまり、逆転の場合 にはステップS201に進んで、以降の処理を継続す こ

【0059】このようにして、ジョグダイヤル83を初 期位置から例えば時計方向に回転させ、次に、反時計方 向に回転させて初期位置まで更した場合に、基準位置 Aがジョグダイヤル83の回転角度位置に対応切した位位 に補正され、更にジョグダイヤル83を更した初期の いら時計方向に回転させるときに、DRAM16の続み 出しを開始する位置が補正されているため、再生開始する が所望の音からずれることを防止できる。なお、ステッタ CBの値を滅算して誤差パルス数を得ているが、この他 にも、第1カウンタCAの値と第2カウンタCBの値と にも、第1カウンタCAの値と第2カウンタCBの値と の比を求め、この比に応じてアドレス補正量を算出する 相成としても良い。

[00660] ところで、スクラッチモードでジョグダイ ヤル83を左右に回転させてスクラッチを行う場合にF ORWARD方向とREVERSE方向のうちいずれか 一方の再生音だけを出力し他方の再生音をミュートする 変形スクラッチ再生が考えられる。本発明装置では上記 の変形スクラッチ再生を行う機能が好けられている。

【0061】まず、操作部46のプリセットキー82に より選択モードとし、ジョグダイヤル83を操作して 「SCRT」を選択する。次に、ジョグダイヤル83を 操作して「NOR」または「FWO」または「REV」 を選択する。「NOR」を選択した場合はスクラッチー ドにおいてFORWARD方向とREVERSE方向 の双方の再生音を出力する通常のスクラッチ再生が行われ、「FWO」を選択した場合はスクラッチードにお スクラッチ再生が行われ、「REV」を選択した場合はスクラッチードにお スクラッチモードにおいてREV」を選択した場合はス クラッチモードにおいてREVERSE方向のみの再生 をといった場合はスクラッチモードにおいてREVERSE方向のみの再生 をと出力する変形スクラッチモードにおいてREVERSE方向のみの再生 をと出力する変形スクラッチモードにおいてREVERSE方向のみの再生 をと出力する変形スクラッチモードにおいてREVERSE方向のみの再生

【0062】上記の変形スクラッチ再生で再生音をミュートする方法としては、ミュート期間にDRAM16のデータ読み出しを停止する方法や、ミュート期間に音声信号の出力を停止するミューティングによる方法等がある。

【0063】なお、上記実施例では記憶媒体としてCDを用いているが、CDのかわりにDVD(デジタル・バ

ーサタイル・ディスク) やMD (ミニディスク)、メモリスティック、フラッシュメモリ等の他の記憶媒体を使用するものであっても良く、上記実施例に限定されない。

【0064】なお、ジョグダイヤル83が請末項記載の 再生指示手段に対応し、DRAM16がデータ格納手段 に対応し、ステップS100~S124がスクラッチ再 生手段に対応し、ステップS201~S209が基準 置補正手段に対応し、ジョグスピード設定スイッチ10 6が設定変更手段に対応し、プリセットキー82及びジョグダイヤル83が変形スクラッチ設定手段に対応する。

### [0065]

【発明の効果】上述の如く、請求項1に記載の発明は、 記録媒体から読み出した基準位置の前と後のデータを格 納し、方向及び速度の指示入力に応じて格納されたデー タを再生することで、ディジタル音楽データの格納され た記録媒体を用いてスクラッチ再生が可能となる。

【0066】また、請求項2に記載の発明は、ジョグダイアルの回転の方向と速度から、スクラッチ再生の方向と速度を変することにより、アナログプレーヤーと同様の操作でスクラッチ再生が可能となる。

【0067】また、請求項3に紀載の発明は、ジョグダイヤルが一方向に回転した回転量と、次に逆方向に回転した回転量とに応じて基準位置を補正することにより、スクラッチ再生を繰り返す際に再生開始の基準位置がずれ、再生開始音が所望の音からずれることを防止できる。

【0068】また、請求項4に記載の発明は、ジョグダイヤルの回転速度対再生スピードを変更することにより、所望の回転速度対再生スピードを簡単に設定することで所望の音程かつ再生範囲でスクラッチ演奏を行うことができる。

【0069】また、請求項5に記載の発明は、ジョグダイヤルの一方向の回転時にのみ再生音を出力し、他方向の回転時に再生音をミュートする設定を行うことによ

り、変形スクラッチ演奏を簡単に行うことができる。

【図面の簡単な説明】 【図 1】本発明の記録媒体再生装置の一実施例のブロック構成図である。

【図2】 DSP14の機能ブロック図である。

【図3】DSP18、26の機能ブロック図である。

【図4】2台1組の本発明の記録媒体再生装置のコントローラユニット40の平面図である。

【図5】スクラッチ動作の一実施例を示す図である。

【図6】スクラッチ動作におけるDRAM16の状態を 示す図である。

【図7】スクラッチ処理の一実施例のフローチャートである。

【図8】スクラッチ処理の一実施例のフローチャートである。

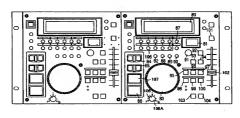
【図9】スクラッチ処理の一実施例のフローチャートで

【図 10】スクラッチ補正処理の一実施例のフローチャートである。

### 【符号の説明】

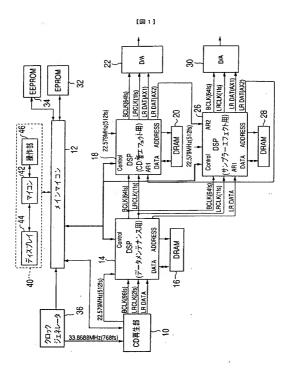
- 10 CD再生部
- 12 メインマイコン
- 14 データメンテナンス用DSP14
- 16, 20, 28 DRAM
- 18 CD音エフェクト用DSP18
- 22. 30 D/Aコンパータ
- 26 サンプラーエフェクト用DSP26
  - 32 EPROM
- 34 EEPROM 36 クロックジェネレータ
- 40 コントローラユニット
- 42 マイコン
- 44 ディスプレイ
- 46 操作部
- 83 ジョグダイヤル
- 106 ジョグスピード設定スイッチ

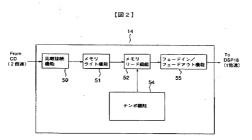
[34]



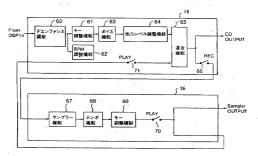


[图6]

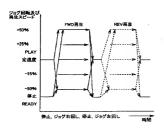


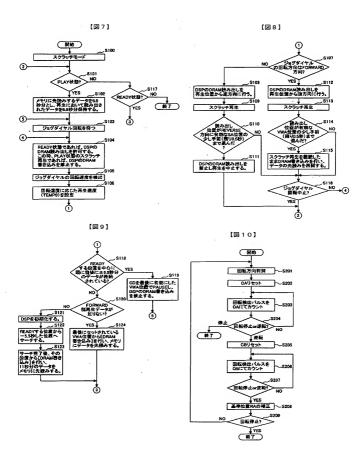


[図3]



[図5]





フロントページの続き

(72)発明者 清水 泰伸 東京都武蔵野市中町3丁目7番3号 ティ アック株式会社内 (72) 発明者 鬼木 健児 東京都武蔵野市中町3丁目7番3号 ティ アック株式会社内 Fターム(参考) 50044 BC03 CC06 DE03 DE12 DE17 DE23 DE29 DE39 FG10 FG23